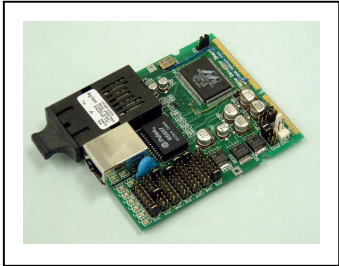
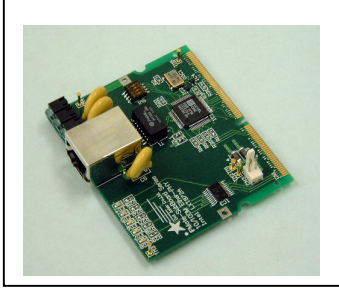


PHY Changable IPMate シリーズ用 Daughter Card



(平成 14 年 6 月 6 日)

PHY Changable IPMate シリーズに搭載可能な Daughter Card をご紹介致します。


(1) Ether-Net 関連

ボード名・ボード外観	機能	備考
Gigabit Ether-PHY 	<ul style="list-style-type: none">• Marvell 社 88E1011S-RCJ 搭載。• 1000M/100M/10M 動作。• SC + Copper インタフェース。• SC には Agilent HFBR-53D5 を搭載。• 単体で SC ~ Copper 間で変換器としても動作可能。• ショートピン設定により、起動時の各種設定可能。• GMII インタフェース。• サイズ : 81.2mm × 67.6mm	Debug 中 受注開始
10/100M Ether-PHY 	<ul style="list-style-type: none">• 弊社 IPMate-MAC110PCI32-V01 ボードの PHY 部分を切り出したカード。• Intel 社 LXT972A(LXT971)搭載。• 10M/100M 動作。• RJ45 インタフェース。• MII インタフェース。• サイズ : 58.9mm × 67.6mm	Debug 中 予約受付開始

(2) USB 関連

ボード名・ボード外観	機能	備考
<p data-bbox="225 374 480 450">USBHOST/DEV1.1 Tranceiver</p> 	<ul data-bbox="611 374 1182 929" style="list-style-type: none">・ 弊社 IPMate-UHOSTC11PCI32-V01 ボードの PHY 部分を切り出したカード。・ USB-A コネクタを 2 個、USB-B コネクタを 1 個搭載。・ USB-A コネクタを使用して USBHOST1.1 の IP やアプリケーションの検証が可能。・ USB-B コネクタを使用して、USBDEV1.1 の IP やアプリケーションの検証が可能。・ USB-A,B の両コネクタを使用して、USBHUB の IP やアプリケーションの検証が可能。	<p data-bbox="1206 374 1377 450">Debug 中 予約受付開始</p>
<p data-bbox="225 949 539 981">USBDEV2.0-Tranceiver</p> 	<ul data-bbox="611 949 1150 1122" style="list-style-type: none">・ KawasakiLSI KL5KUSB201 搭載。・ UTMI インタフェース。・ HighSpeed/FullSpeed オペレーション。・ サイズ : 58.9mm × 67.6mm	<p data-bbox="1206 949 1377 1025">Debug 中 予約受付開始</p>
<p data-bbox="225 1332 560 1364">USBHOST2.0-Tranceiver</p>	<p data-bbox="603 1332 847 1364">近日設計開始予定!!</p>	<p data-bbox="1206 1332 1291 1364">計画中</p>
<p data-bbox="225 1431 507 1462">On the go-Tranceiver</p>	<p data-bbox="603 1431 847 1462">近日設計開始予定!!</p>	<p data-bbox="1206 1431 1291 1462">計画中</p>

(3) IEEE1394 関連

ボード名・ボード外観	機能	備考
<p>IEEE1394.a GPLynx+PHY-TI</p> 	<ul style="list-style-type: none">・ 弊社 ML-II ボードの LINK+PHY 部分を切り出したカード。・ PHY チップに TSB41LV03A・ LINK チップに TSB12LV32 を搭載。・ LINK を迂回して PHY のみの使用も可。・ サイズ : 90.0mm × 67.6mm	<p>Debug 中 予約受付開始</p>
<p>IEEE1394.a LINK+PHY-FFM</p> <p>計画中</p>	<ul style="list-style-type: none">・ 上記カードの FFM 版。・ TI チップと比較評価して下さい。	<p>計画中</p>
<p>IEEE1394.b LINK+PHY-TI</p> <p>開発待ち</p>	<ul style="list-style-type: none">・ 待望の 1394.b 評価ボード。・ TI 社からのデータシート待ち。	<p>今しばらくお待ち下さい。</p>



(4) 画像インタフェース関連

ボード名・ボード外観	機能	備考
	随時開発していく予定です。	

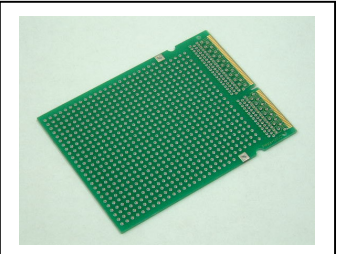
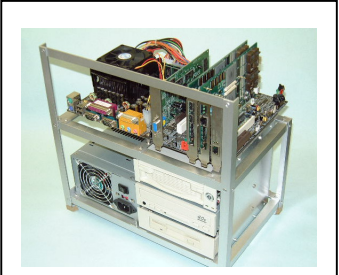
(5) CPUボード関連

ボード名・ボード外観	機能	備考
ARM7 近日開発開始予定!!	<ul style="list-style-type: none">・ Atmel or Samsung のチップで選定中。・ RAM + FLASH 搭載。・ 空き SODIMM ソケットに実装し、エンベデッドの検証を想定。・ Linux 搭載を目標!!	検討開始
ARM9 計画中	<ul style="list-style-type: none">・ チップの選定未。・ ARM7 カードの姉妹品。	計画中

(6)メモ関連

ボード名・ボード外観	機能	備考
SO-DIMM Extender-tye1  計画中	<ul style="list-style-type: none">市販のSODIMMメモリを複数枚実装する拡張カード。画像フレーム情報等のバッファリングに威力。	計画中
SO-DIMM Extender-type2  計画中	<ul style="list-style-type: none">市販のSODIMMメモリを複数枚実装する拡張カード。32ビットバス幅の2つの独立したメモリ空間を提供。送受信データのバッファリングに威力。	計画中
Flash-Board Smart-Card Socket CardBus Socket 等々	<ul style="list-style-type: none">各種計画中。	計画中

(7)その他

ボード名・ボード外観	機能	備考
Universal Board-type1 	<ul style="list-style-type: none">2.54mmピッチのユニバーサルカード。用途いろいろ。サイズ：90.0mm × 67.6mm	予約受付開始。
Open-ATX ラック 	<ul style="list-style-type: none">ATX電源、リムーバブルHD、CDROM、FDD。(構成はご要望に応じます。)リムーバブルHDにより、各種OSの差し替えが簡単。カードをしっかりと固定。PCIボードのデバッグに最適。	受注生産